



全新 LPC 微控制器，优化系统设计的灵活性

恩智浦LPC11E37H 和LPC11U37H 具有可简化系统设计变更的全新“I/O 处理器”功能

中国上海，2013 年 12 月 16 日讯 –恩智浦半导体(NXP Semiconductors N.V.) (纳斯达克代码: NXPI) 今日推出两款全新的微控制器，开发人员能够把最新的设计变更应用到系统中。LPC11E37H和LPC11U37H 包括一个“I/O处理器”外设，使设计人员在设计周期中的任何时候都能灵活地增量添加外设功能。设计人员可轻松对“I/O处理器”外设进行配置从而将 I2S、I2C、UART、DMA和其他功能添加到MCU中，并且CPU性能所受影响也极小。每款微控制器都具有一个 50-MHz的ARM® Cortex™-M0 低功耗处理器，具有最高 128KB闪存、12KB SRAM以及 4KB的EEPROM，并且LPC11U37H还另外包括一个全速USB设备控制器。

恩智浦大众市场微控制器产品线总经理 Ross Bannatyne 表示：“随着产品设计周期变得比以往更短，经常会出现不可预见的系统变更，需要在设计后期添加额外的 MCU 功能。全新“I/O 处理器”外设使设计人员在设计周期中的任何时候都能轻松添加一些重要功能，比如说串行通信接口等等。“I/O 处理器”甚至可以提供能进一步优化性能和能效的 DMA（直接存储器存取）或 ADC 阈值功能。”

“I/O 处理器”使用预编译库进行配置，可通过恩智浦的 LPCware 软件与支持网站下载，无需支付额外费用。

相关链接

- LPC11E37H微控制器产品信息: <http://www.nxp.com/pip/LPC11E37HFBD64>
- LPC11U37H微控制器产品信息: <http://www.nxp.com/pip/LPC11U37HFBD64>